

# **PATENT APPLICATION**

## IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Application of:	)	Examiner: Unassigned Group Art Unit: 2852
TAKEO SHOJI	: )	
Application No.: 10/702,613	;	
Filed: November 7, 2003	)	
For: IMAGE FORMING APPARATUS, CARTRIDGE, IMAGE FORMATION SYSTEM, AND STORAGE MEDIUM FOR CARTRIDGE	) : )	April 21, 2004

Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

# **SUBMISSION OF PRIORITY DOCUMENTS**

Sir:

In support of Applicant's claim for priority under 35 U.S.C. § 119, enclosed is a certified copy of the following Japanese applications:

2002-325796, filed November 8, 2002; and 2003-370553, filed October 30, 2003.

Applicant's undersigned attorney may be reached in our Washington, D.C. office by telephone at (202) 530-1010. All correspondence should continue to be directed to our address given below.

Respectfully submitted,

Actorney for Applicant Gary M. Jacobs

Registration No. 28/861

FITZPATRICK, CELLA, HARPER & SCINTO 30 Rockefeller Plaza New York, New York 10112-3801 Facsimile: (212) 218-2200

DC\_MAIN 163943v1

# 日本 国 特 許 庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2002年11月 8日

出願番号 Application Number:

特願2002-325796

[ST. 10/C]:

[JP2002-325796]

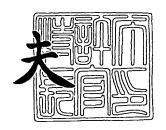
出 願 人
Applicant(s):

キヤノン株式会社

Inventor Tokon Short 10/702, 613 april 11/7/03

2003年11月25日

特許庁長官 Commissioner, Japan Patent Office 今井康



\*

【書類名】 特許願

【整理番号】 250050

【提出日】 平成14年11月 8日

【あて先】 特許庁長官殿

【国際特許分類】 B41L 39/00

【発明の名称】 画像形成装置

【請求項の数】 1

【発明者】

【住所又は居所】 東京都大田区下丸子3丁目30番2号 キヤノン株式会

社内

【氏名】 庄司 武夫

【特許出願人】

【識別番号】 000001007

【住所又は居所】 東京都大田区下丸子3丁目30番2号

【氏名又は名称】 キヤノン株式会社

【代表者】 御手洗 富士夫

【代理人】

【識別番号】 100066061

【住所又は居所】 東京都港区新橋1丁目18番16号 日本生命新橋ビル

3 階

【弁理士】

【氏名又は名称】 丹羽 宏之

【電話番号】 03(3503)2821

【選任した代理人】

【識別番号】 100094754

【住所又は居所】 東京都港区新橋1丁目18番16号 日本生命新橋ビ

ル3階

【弁理士】

【氏名又は名称】 野口 忠夫

【電話番号】 03(3503)2821

【手数料の表示】

【予納台帳番号】 011707

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9703800

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像形成装置

【特許請求の範囲】

【請求項1】 電子写真用の感光体と該感光体を帯電する帯電手段を一体的にユニット化したプロセスカートリッジが着脱可能で、記録媒体に画像を形成する電子写真方式の画像形成装置であって、

前記プロセスカートリッジは、少なくとも前記感光体の表面を帯電する前記帯電 手段の特性に応じた帯電電流値情報を記憶する二つの領域を有したメモリ媒体を 備え、

前記メモリ媒体の第一の領域には、画像形成時の帯電電流値に応じた情報が記憶され、第二の領域には、前記画像形成時以外の非画像形成時の帯電電流値に応じた情報が記憶され、

前記メモリ媒体の記憶内容を前記画像形成装置本体に伝達するためのカートリッジ伝達手段を有した前記プロセスカートリッジを取り外し可能に装着するための装着手段と、前記プロセスカートリッジが装着された際に該プロセスカートリッジの有する前記カートリッジ伝達手段を通じてメモリ媒体の記憶内容を通信する装置本体伝達手段と、前記装置本体伝達手段が受けた情報に基づいて前記帯電条件を変更する制御手段とを有することを特徴とする画像形成装置。

## 【発明の詳細な説明】

 $[0\ 0\ 0\ 1]$ 

#### 【発明の属する技術分野】

本発明は、レーザービームプリンタ、複写機、ファクシミリなどの電子写真方式を用いた画像形成装置と、その画像形成装置に装着するプロセスカートリッジ、更には、プロセスカートリッジを用いて記録媒体に画像を形成する画像形成システム、プロセスカートリッジに搭載されたプロセスカートリッジ用メモリ媒体に関するものである。

#### [0002]

ここで、プロセスカートリッジとは、帯電手段、現像手段及びクリーニング手 段の少なくとも一つと、電子写真感光体とを一体的にカートリッジ化し、このカ ートリッジを画像形成装置本体に対して着脱可能とするものであるか、または、 少なくとも帯電手段と電子写真感光体とを一体的にカートリッジ化し、このカー トリッジを画像形成装置本体に対して着脱可能とするものをいう。

#### [0003]

## 【従来の技術】

複写機やレーザービームプリンタ等の電子写真方式の画像形成装置は、画像情報に対応した光を電子写真感光体に照射して潜像を形成し、この潜像に現像手段で記録材料である現像剤(トナー)を供給して顕像化し、更に感光体から記録紙等の記録媒体へと画像を転写することで記録紙上に画像を形成している。

## [0004]

このような画像形成装置において、感光体、トナーなどの消耗品の交換メンテナンスの簡便性を図る目的で、トナー収納部や現像手段、感光体、帯電手段、廃トナー容器を含むクリーニング手段などを、プロセスカートリッジとして一体化し、画像形成装置に対し着脱可能に構成されているものも多い。

# [0005]

また、カラー画像形成装置のように、複数色の現像手段を持ち各現像手段の消耗具合が違う場合や、感光体ドラムの消耗具合と現像手段の消耗具合が違う場合などで、各色現像カートリッジ、クリーニング手段と、感光体ドラムとを一体化した感光体カートリッジなど個別にプロセスカートリッジ化されているものもある。

## [0006]

また、これらカートリッジに記憶手段(メモリ媒体)を搭載しカートリッジ情報を管理するものもあり、メモリ内にカートリッジ使用量を記憶して種々のプロセス条件を変更するものもある(例えば、特許文献 1 参照。)。例えば、帯電電流値を切り替えたり、露光量を調節する。これらは、カートリッジが異なっているにも拘らず、使用された量が同じであれば、同一の制御がなされる。

## [0007]

また、カートリッジ毎の特性に応じて、メモリ媒体に記憶された情報を基に帯 電電流値切り換えを、耐久を通じて画像に影響のないレベルで必要最小限の電流

3/

値に切り換えて感光体ドラム寿命の延命を行っている(例えば、特許文献 2 及び 特許文献 3 参照。)。

[0008]

この感光体ドラム寿命の延命には、単純に磨耗していく感光体表面の膜厚をある程度上げることで達成したり、材料的に硬いものを採用することで感光体表面膜厚は同じで寿命を延命させる方法もある。

[0009]

また、帯電シーケンスとして、画像形成工程の1サイクル毎に行い、記録媒体 と記録媒体の間、いわゆる紙間には帯電電圧を停止することによって、感光体ド ラムの摩耗を低減するものもある(例えば、特許文献4参照。)。

[0010]

【特許文献1】

米国特許番号5272503号明細書

【特許文献2】

特開2001-117425号公報

【特許文献3】

特開2001-117468号公報

【特許文献4】

特開平7-244419号公報

 $[0\ 0\ 1\ 1\ ]$ 

【発明が解決しようとする課題】

しかしながら、感光体ドラムの寿命を延命させるための手段として、従来行っていた硬い材料を採用することによるドラム寿命延命は、材料ベースの開発から行われる場合が多く検討期間を要し、投入までに時間がかかる。また、硬い材料への変更の場合には感光体表面が削れにくくなることからの問題として、帯電による放電生成物の付着物が表面から削れ取りにくくなることで「画像流れ」というボケたような画像問題が発生する場合がある。更に、単純に削れる分だけ感光体ドラム表面の厚みを厚くする場合には、多少は良いが厚く塗りすぎると、光の通りが悪くなり、感光体ドラム自身の感度を悪くしてしまい、微小スポットなど

のdot再現性を悪くしてしまい画質低下を招くことがある。

## [0012]

また、上記紙間での帯電電圧停止については、確かに感光体ドラム摩耗に対しては確実に効果があるものの、感光体ドラム表面の電位が暗減衰することにより不安定な電位となる。すると、この不安定な電位に対して現像手段からのトナーが感光体表面の電位状態によるが、反転系、もしくは、正規系の現像剤(以下、トナーと称す)がドラム表面に現像されて、本体内を汚したり、感光体ドラム表面に接触している転写ローラ系の場合には、転写ローラが紙間に現像されたトナーが転移して汚れ、次の記録媒体を汚してしまうという問題がある。

#### [0013]

本発明の目的は、上記課題を解決するためのものであり、メモリ媒体を用いてメモリ内に記憶された帯電手段の個々の特性に応じた帯電電流値に関する情報をメモリ媒体に持たせることによって、安定した画質を提供しつつ感光体ドラム寿命を容易に延命させることのできるプロセスカートリッジ、プロセスカートリッジが着脱自在とされる画像形成装置及び画像形成システムを提供することである。

## [0014]

本発明の他の目的は、プロセスカートリッジに装着され、帯電電流値の情報を 記憶して、画像形成装置本体へと記憶内容を伝達するプロセスカートリッジ用メ モリ媒体を提供することである。

#### $[0\ 0\ 1\ 5]$

#### 【課題を解決するための手段】

上記目的は、形成装置及び画像形本発明に係るプロセスカートリッジ、プロセスカートリッジが着脱自在とされる画像成システム、更には、プロセスカートリッジ用メモリ媒体にて達成される。

#### [0016]

本発明によると、電子写真用の感光体と、前記感光体の表面を帯電する帯電手段を少なくとも一体的にユニット化して画像形成装置本体から着脱可能としたプロセスカートリッジに装着され、前記プロセスカートリッジに関する情報を記憶

して前記記憶内容を前記画像形成装置本体に伝達するプロセスカートリッジ用メ モリ媒体において、

前記画像形成装置本体は、前記メモリ媒体の記憶内容を読み書きする手段と、前 記メモリ媒体の記憶情報に基づいて前記帯電条件を変更する制御手段とを有し、 前記メモリ媒体には、前記電子写真感光体表面を帯電する前記帯電手段の特性に 応じた帯電電流値情報が記憶された2つの領域を有し、

第一の領域には、画像形成時の帯電電流値に応じた情報が記憶され、

第二の領域には、前記画像形成時以外の非画像形成時の帯電電流値に応じた情報が記憶されていることを特徴とするプロセスカートリッジ用メモリ媒体であり、また、前記第一の領域及び第二の領域には、帯電電流値に対応するコード情報が書き込まれ、かつ、第二の領域のコード情報の容量は第一の領域のコード情報の容量より少ないことを特徴とするプロセスカートリッジ用メモリ媒体である。更には、前記第一の領域の情報に対応する帯電電流値及び前記第二の領域の情報に対応する帯電電流値は放電開始電圧の2倍以上のピーク間電圧Vppが印加される電流値であり、帯電電流値の関係は、前記第二の帯電電流値が前記第一の帯電電流値より小さいことを特徴とするプロセスカートリッジ用メモリ媒体である

#### [0017]

本発明によれば、メモリ内に帯電手段毎の特性に応じて画像形成時の帯電電流値(実際に記録媒体に転写される部分)と画像形成時以外の非画像形成時の帯電電流値(連続通紙時には記録媒体と記録媒体の間の部分、また、画像形成時前や後の部分もこれに相当する)を各々設定できるので、前記画像形成時の帯電電流値は多数の電流値に対応したコード情報から帯電手段の特性に応じたコードを選択して、画像上画像不良が全くない設定内で必要最低限を選択することで感光体ドラム削れを必要最小限に抑えることが出来る。更には、本発明の特徴である前記画像形成時以外の非画像形成時の帯電電流値は、いわゆる、連続通紙時には記録媒体と記録媒体の間の部分、つまりは紙間で、帯電電流値を前記画像形成時よりも少なく設定し、感光体ドラムの削れ量を更に押さえている。この紙間電流値も帯電手段毎の特性に応じて必要最小限の値を設定している。ここで、従来例に

あるように帯電電圧を停止しないのは紙間でのドラム表面の電位の不安定さをなくして予想外のトナー現像をおこさせないために帯電電圧は印加することで感光体ドラム表面の電位は画像形成時と同様に所定の電位を保っている。つまり、紙間は直接記録媒体に画像が転写されるわけではないので、多少の帯電不良、すなわち、ここでいう電流値を少なくしての帯電不良とは、画像上で斑点模様のいわゆる「砂地画像」のことを指しているが、多少発生しても構わないという設定値に落とすことに特徴がある。また、画像形成時以外の非画像形成時の帯電電流値は前記のように多少の帯電不良が発生しても良いという観点から、少ない限られた少数の電流値に対応したコード情報から電流値を選択することにしているので、メモリ媒体の紙間電流値指示領域の容量を少なく抑えられる特徴も持っている。つまり、放電開始電圧の2倍のピーク間電圧は紙間も印加しているので、この交流電圧に重畳されている直流電圧値に感光体ドラム電位は収束したままとなり、予想外に現像されるトナーはなく、本体内も汚さずに、感光体ドラム削れを更に低減できる。

## [0018]

したがって、画像形成時及び画像形成時以外の紙間等で、帯電手段毎の特性に 応じた電流値設定を行うことにより、画像問題を起こすことなく、感光体ドラム 寿命すなわち、プロセスカートリッジの寿命を延ばすことができる。

#### [0019]

また本発明によると、電子写真用の感光体と、前記感光体を帯電する帯電手段を少なくとも一体的にユニット化して画像形成装置本体から着脱可能としたプロセスカートリッジであり、前記プロセスカートリッジに関する情報を記憶するメモリと前記メモリの記憶内容を前記画像形成装置本体に伝達するための伝達手段とを備えたプロセスカートリッジにおいて、

前記画像形成装置本体は、前記プロセスカートリッジのメモリの記憶内容を読み 書きする手段と、前記メモリ媒体の記憶情報に基づいて帯電条件を変更する制御 手段とを有し、

前記メモリ媒体には、前記電子写真感光体表面を帯電する前記帯電手段の特性に 応じた帯電電流値情報が記憶された2つの領域を有し、 第一の領域には、画像形成時の帯電電流値に応じた情報が記憶され、

第二の領域には、前記画像形成時以外の非画像形成時の帯電電流値に応じた情報が記憶されている前記メモリ媒体を備えたことを特徴とするプロセスカートリッジが提供され、

また、前記第一の領域及び第二の領域には、帯電電流値に対応するコード情報が 書き込まれ、かつ、第二の領域のコード情報の容量は第一の領域のコード情報の 容量より少ないことを特徴とする前記メモリ媒体を備えたプロセスカートリッジ である。

## [0020]

更には、前記第一の領域の情報に対応する帯電電流値及び前記第二の領域の情報に対応する帯電電流値は放電開始電圧の2倍以上のピーク間電圧Vppが印加される電流値であり、前記帯電電流値の関係は、前記第二の帯電電流値が前記第一の帯電電流値より小さいことを特徴とする前記メモリ媒体を備えたプロセスカートリッジである。

# [0021]

本発明によれば、メモリ内に帯電手段毎の特性に応じて画像形成時の帯電電流値(実際に記録媒体に転写される部分)と画像形成時以外の非画像形成時の帯電電流値(連続通紙時には記録媒体と記録媒体の間の部分、また、画像形成時前や後の部分もこれに相当する)を各々設定できるので、前記画像形成時の帯電電流値は多数の電流値に対応したコード情報から帯電手段の特性に応じた値を選択して、画像上画像不良が全くない設定内で必要最低限を選択することで感光体ドラム削れを必要最小限に抑えることが出来る。更には、本発明の特徴である前記画像形成時以外の非画像形成時の帯電電流値は、いわゆる、連続通紙時には記録媒体と記録媒体の間の部分、つまりは紙間で、帯電電流値を前記画像形成時よりも少なく設定し、感光体ドラムの削れ量を更に押さえている。この紙間電流値も帯電手段毎の特性に応じて必要最小限の値を設定している。ここで、従来例にあるように帯電電圧を停止しないのは紙間でのドラム表面の電位の不安定さをなくして予想外のトナー現像をおこさせないために帯電電圧は印加することで感光体ドラム表面の電位は画像形成時と同様に所定の電位を保っている。つまり、紙間は

直接記録媒体に画像が転写されるわけではないので、多少の帯電不良、すなわち、ここでいう電流値を少なくしての帯電不良とは、画像上で斑点模様のいわゆる「砂地画像」のとこを指しているが、多少発生しても構わないという設定値に落とすことに特徴がある。また、画像形成時以外の非画像形成時の帯電電流値は前記のように多少の帯電不良が発生しても良いという観点から、少ない限られた少数の電流値に対応したコード情報から電流値を選択することにしているので、メモリ媒体の紙間電流値指示領域の容量を少なく抑えられる特徴も持っている。つまり、放電開始電圧の2倍のピーク間電圧は紙間も印加しているので、この交流電圧に重畳されている直流電圧値に感光体ドラム電位は収束したままとなり、予想外に現像されるトナーはなく、本体内も汚さずに、感光体ドラム削れを更に低減できる。

## [0022]

したがって、画像形成時及び画像形成時以外の紙間等で、帯電手段毎の特性に 応じた電流値設定を行うことにより、画像問題を起こすことなく、感光体ドラム 寿命すなわち、プロセスカートリッジの寿命を延ばすことができる。

## [0023]

また本発明によると、プロセスカートリッジを着脱可能であって、記録媒体に 画像を形成する電子写真画像形成装置において、

- (a) (i) 電子写真用感光体と、前記感光体を帯電する帯電手段を少なくとも 一体的にユニット化したプロセスカートリッジであり、
- (i i) 少なくとも前記電子写真感光体表面を帯電する前記帯電手段の特性に応じた帯電電流値情報が記憶された2つの領域を有し、

第一の領域には、画像形成時の帯電電流値に応じた情報が記憶され、

第二の領域には、前記画像形成時以外の非画像形成時の帯電電流値に応じた情報 が記憶されているメモリ媒体と、

(i i i) 前記メモリ媒体の記憶内容を前記画像形成装置本体に伝達するためのカートリッジ伝達手段と、を有するプロセスカートリッジを取り外し可能に装着するための装着手段と、(b) 前記プロセスカートリッジが前記装着手段に装着された際に、前記プロセスカートリッジの有する前記カートリッジ伝達手段を通

じて記憶内容を通信する装置本体伝達手段と、(c)前記装置本体伝達手段が受けた情報に基づいて前記帯電条件を変更する制御手段と、を有することを特徴とする電子写真画像形成装置が提供され、

また、前記第一の領域及び第二の領域には、帯電電流値に対応するコード情報が 書き込まれ、かつ、第二の領域のコード情報の容量は第一の領域のコード情報の 容量より少ないことを特徴とする前記メモリ媒体を備えたプロセスカートリッジ を着脱可能とした電子写真画像形成装置である。

## [0024]

更には、前記第一の領域の情報に対応する帯電電流値及び前記第二の領域の情報に対応する帯電電流値は放電開始電圧の2倍以上のピーク間電圧Vppが印加される電流値であり、前記帯電電流値の関係は、前記第二の帯電電流値が前記第一の帯電電流値より小さいことを特徴とする前記メモリ媒体を備えたプロセスカートリッジを着脱可能とした電子写真画像形成装置である。

#### [0025]

本発明によると、メモリ内に帯電手段毎の特性に応じて画像形成時の帯電電流値(実際に記録媒体に転写される部分)と画像形成時以外の非画像形成時の帯電電流値(連続通紙時には記録媒体と記録媒体の間の部分、また、画像形成時前や後の部分もこれに相当する)を各々設定できるので、前記画像形成時の帯電電流値は多数の電流値に対応したコード情報から帯電手段の特性に応じた値を選択して、画像上画像不良が全くない設定内で必要最低限を選択することで感光体ドラム削れを必要最小限に抑えることが出来る。更には、本発明の特徴である前記画像形成時以外の非画像形成時の帯電電流値は、いわゆる、連続通紙時には記録媒体と記録媒体の間の部分、つまりは紙間で、帯電電流値を前記画像形成時よりも少なく設定し、感光体ドラムの削れ量を更に押さえている。この紙間電流値も帯電手段毎の特性に応じて必要最小限の値を設定している。ここで、従来例にあるように帯電電圧を停止しないのは紙間でのドラム表面の電位の不安定さをなくして予想外のトナー現像をおこさせないために帯電電圧は印加することで感光体ドラム表面の電位は画像形成時と同様に所定の電位を保っている。つまり、紙間は直接記録媒体に画像が転写されるわけではないので、多少の帯電不良、すなわち

、ここでいう電流値を少なくしての帯電不良とは、画像上で斑点模様のいわゆる「砂地画像」のことを指しているが、多少発生しても構わないという設定値に落とすことに特徴がある。また、画像形成時以外の非画像形成時の帯電電流値は前記のように多少の帯電不良が発生しても良いという観点から、少ない限られた少数の電流値に対応したコード情報から電流値を選択することにしているので、メモリ媒体の紙間電流値指示領域の容量を少なく抑えられる特徴も持っている。つまり、放電開始電圧の2倍のピーク間電圧は紙間も印加しているので、この交流電圧に重畳されている直流電圧値に感光体ドラム電位は収束したままとなり、予想外に現像されるトナーはなく、本体内も汚さずに、感光体ドラム削れを更に低減できる。

#### [0026]

したがって、画像形成時及び画像形成時以外の紙間等で、帯電手段毎の特性に 応じた電流値設定を行うことにより、画像問題を起こすことなく、感光体ドラム 寿命すなわち、プロセスカートリッジの寿命を延ばすことができる。

## [0027]

また本発明によると、電子写真画像形成装置本体に着脱可能なプロセスカートリッジを用いて、記録媒体に画像を形成する電子写真画像形成システムにおいて

(a) 電子写真用感光体と、前記感光体を帯電する帯電手段を少なくとも一体的 にユニット化したプロセスカートリッジであり、少なくとも前記電子写真感光体 表面を帯電する前記帯電手段の特性に応じた帯電電流値情報が記憶された2つの 領域を有し、

第一の領域には、画像形成時の帯電電流値に応じた情報が記憶され、

第二の領域には、前記画像形成時以外の非画像形成時の帯電電流値に応じた情報が記憶されているメモリ媒体と、前記メモリ媒体の記憶内容を前記画像形成装置本体に伝達するためのカートリッジ伝達手段とを有するプロセスカートリッジと、(b)前記プロセスカートリッジが前記画像形成装置本体に装着された際に、前記プロセスカートリッジの有する前記カートリッジ伝達手段を通じて記憶内容を通信する装置本体伝達手段と、(c)前記装置本体伝達手段が受けた情報に基

づいて、帯電条件を変更する制御手段と、を有することを特徴とする電子写真画 像形成システムが提供され、

また、前記第一の領域及び第二の領域には、帯電電流値に対応するコード情報が 書き込まれ、かつ、第二の領域のコード情報の容量は第一の領域のコード情報の 容量より少ないことを特徴とする前記メモリ媒体を備えたプロセスカートリッジ を着脱可能とした電子写真画像形成システムである。

更には、前記第一の領域の情報に対応する帯電電流値及び前記第二の領域の情報に対応する帯電電流値は放電開始電圧の2倍以上のピーク間電圧Vppが印加される電流値であり、前記帯電電流値の関係は、前記第二の帯電電流値が前記第一の帯電電流値より小さいことを特徴とする前記メモリ媒体を備えたプロセスカートリッジを着脱可能とした電子写真画像形成システムである。

#### [0028]

本発明によると、メモリ内に帯電手段毎の特性に応じて画像形成時の帯電電流 値(実際に記録媒体に転写される部分)と画像形成時以外の非画像形成時の帯電 電流値(連続通紙時には記録媒体と記録媒体の間の部分、また、画像形成時前や 後の部分もこれに相当する)を各々設定できるので、前記画像形成時の帯電電流 値は多数の電流値に対応したコード情報から帯電手段の特性に応じた値を選択し て、画像上画像不良が全くない設定内で必要最低限を選択することで感光体ドラ ム削れを必要最小限に抑えることが出来る。更には、本発明の特徴である前記画 像形成時以外の非画像形成時の帯電電流値は、いわゆる、連続通紙時には記録媒 体と記録媒体の間の部分、つまりは紙間で、帯電電流値を前記画像形成時よりも 少なく設定し、感光体ドラムの削れ量を更に押さえている。この紙間電流値も帯 電手段毎の特性に応じて必要最小限の値を設定している。ここで、従来例にある ように帯電電圧を停止しないのは紙間でのドラム表面の電位の不安定さをなくし て予想外のトナー現像をおこさせないために帯電電圧は印加することで感光体ド ラム表面の電位は画像形成時と同様に所定の電位を保っている。つまり、紙間は 直接記録媒体に画像が転写されるわけではないので、多少の帯電不良、すなわち 、ここでいう電流値を少なくしての帯電不良とは、画像上で斑点模様のいわゆる |砂地画像」のことを指しているが、多少発生しても構わないという設定値に落

とすことに特徴がある。また、画像形成時以外の非画像形成時の帯電電流値は前記のように多少の帯電不良が発生しても良いという観点から、少ない限られた少数の電流値に対応したコード情報から電流値を選択することにしているので、メモリ媒体の紙間電流値指示領域の容量を少なく抑えられる特徴も持っている。つまり、放電開始電圧の2倍のピーク間電圧は紙間も印加しているので、この交流電圧に重畳されている直流電圧値に感光体ドラム電位は収束したままとなり、予想外に現像されるトナーはなく、本体内も汚さずに、感光体ドラム削れを更に低減できる。

#### [0029]

したがって、画像形成時及び画像形成時以外の紙間等で、帯電手段毎の特性に 応じた電流値設定を行うことにより、画像問題を起こすことなく、感光体ドラム 寿命すなわち、プロセスカートリッジの寿命を延ばすことができる。

## [0030]

## 【発明の実施の形態】

以下、本発明に係るプロセスカートリッジ、プロセスカートリッジが着脱自在 とされる画像形成装置及び画像形成システム、更には、プロセスカートリッジ用 メモリ媒体を図面に則して更に詳しく説明する。

#### [0031]

#### 〔実施例1〕

先ず、図1及び図2を参照して、本発明に従って構成されるプロセスカートリッジを装着可能な電子写真方式の画像形成装置の一実施例について説明する。本実施例の画像形成装置は、ホストコンピューターからの画像情報を受け取り、画像出力するレーザービームプリンタであり、このレーザービームプリンタは、ドラム形状の電子写真感光体、即ち、感光体ドラム、現像剤などの消耗品をプロセスカートリッジとして本体から着脱し交換可能にした画像形成装置である。先ず、図1及び図2を参照して本実施例の画像形成装置及びプロセスカートリッジを説明する。

#### [0032]

本実施例にて、プロセスカートリッジCは、ドラム形状の感光体、即ち、感光

体ドラム1と、感光体ドラム1を均一に帯電するための接触帯電ローラ2と、感光体ドラム1に対向配置された現像手段を構成する現像スリーブ5及び現像スリーブ5を回転自在に担持した現像剤Tを収容した現像剤収納容器4と、クリーニング手段を構成するクリーニングブレード10及びクリーニングブレード10により感光体ドラム1から除去された残留トナーを収容する廃トナー容器6と、が一体的に構成されている。このプロセスカートリッジCは、ユーザーによって画像形成装置本体100に設けた図2の装着手段101に対して取り外し可能に装着される。

#### [0033]

現像手段における現像スリーブ5は、直径20mmの非磁性アルミニウム製スリーブで、表面に導電性粒子を含有する樹脂層でコートしたスリーブである。現像スリーブ5内には図示していないが4極のマグネットロールが配置されている。現像剤収納容器4には、現像ブレード、即ち、現像剤規制部材7が取り付けられている。本実施例で現像剤規制部材7は、JIS硬度65°程度のウレタンゴムにて作製し、現像スリーブ5に対して当接力が30~40gf/cm(現像スリーブ5の長手方向についての1cm当たりの当接荷重)となるように当接されている。

#### [0034]

本実施例で、現像剤収納容器 4 内に収容された現像剤 T は、負帯電性磁性一成分トナー(以降単に「トナー」という)が用いられる。成分としては、結着樹脂としてスチレン n ーブチルアクリレート共重合体 1 0 0 重量部に、磁性体粒子 8 0 重量部、モノアゾ系鉄錯体の負荷電制御剤 2 部、ワックスとして低分子量ポリプロピレン 3 部を 1 4 0 ℃に加熱された 2 軸エクストルーダーで溶融混練し、冷却した混練物をハンマーミルで粗粉砕し、粗粉砕物をジェットミルで微粉砕し、得られた微粉砕物を風力分級して、重量平均径 5 . 0 μ m の分級粉を得る。平均粒径 5 . 0 μ m の分級品に疎水性シリカ微粉体 1 . 0 重量部をヘンシェルミキサーで混合し、現像剤を得る。そして、重量平均粒径が 3 . 5 ~ 7 . 0 μ m の範囲(主に 6 μ m 程度)のものが用いられる。

## [0035]

現像スリーブ 5 に印加される現像バイアスは、例えば感光体ドラム 1 と現像スリーブ 5 間のギャップが 3 0 0  $\mu$  m程度であった場合、直流電圧:-450 V、交流電圧:矩形波 V p p 1600 V、周波数 2400 H z を印加する。

## [0036]

現像剤収納容器、即ち、トナー容器4内にはトナー撹拌手段8があり、6秒に 1回の割合で回転し、トナー容器4内のトナーTをほぐしながら、現像領域にトナーを送り込んでいる。

## [0037]

帯電ローラ2は、芯金の表面に導電弾性体を形成したもので、芯金の両端部を回転自在に保持され、所定の押圧力にて感光体ドラム1の外周面に圧接され、感光体ドラム1の回転に従動回転する。帯電ローラ2には画像形成装置本体100内に設けられた高圧電源から芯金を介して、帯電開始電圧の2倍以上のピーク間電圧Vppを有するAC成分VacとDC成分Vdcとの重畳電圧(Vac+Vdc)が帯電ローラ2に印加されて、回転駆動されている感光体ドラム1の外周面がAC印加方式で均一に接触帯電処理される。

## [0038]

帯電ローラ 2 に印加される帯電バイアスは、直流電圧:-620V、交流電圧:正弦波Vpp 2 KV、周波数=1800 Hz、実効電流値=1600  $\mu$  A を印加する。感光体ドラム 1 の帯電電位はV d = -600 V に帯電され、レーザ露光部の電位をVL=-150 V とし、これによりレーザ露光部(VL部)を反転現像する。

#### [0039]

画像形成装置であるレーザービームプリンタLの概略構成を図2に示す。潜像担持体たる円筒状の感光体ドラム1は、装置本体100に担持された軸を中心として矢印に回転する。感光体ドラム1は帯電ローラ2にその表面を一様に帯電された後、露光装置3により潜像を形成される。感光体ドラム1上に形成された潜像は、現像装置を構成する現像スリーブ5によりトナーTを供給して可視化される。感光体ドラム1と現像スリーブ5の間には、直流バイアスに交流バイアスを重畳したバイアス供給電源(図示せず)が接続されており、適正な現像バイアス

を与えるようになっている。

#### [0040]

上述のようにしてトナーTにより可視化された感光体ドラム1上のトナー像は 転写ローラ9により記録紙のような記録媒体20に転写される。記録媒体20は 給紙ローラ21で給紙され、レジストローラ (図示せず)により感光体ドラム1上の像と同期がとられて転写ローラ9に送られる。そして、記録媒体20に転写されたトナーTによる可視像は、転写材20とともに定着装置12に搬送され熱若しくは圧力により定着され記録画像となる。一方、転写後に転写されず感光体ドラム1上に残ったトナーTはクリーニングブレード10により除かれ、廃トナー容器6に収容される。その後、感光体ドラム表面は再び帯電装置2によって帯電され上述の工程を繰り返す。

#### [0041]

次に、上記プロセスカートリッジに装着されるプロセスカートリッジ用メモリ 媒体、即ち、メモリについて説明する。

## [0042]

本実施例の場合、カートリッジCは、廃トナー容器6の下側面部に、メモリ22と、メモリ22への情報の読み書きを制御するためのカートリッジ側伝達部23を有している。カートリッジCを画像形成装置本体100に装着した場合は、カートリッジ伝達部23と画像形成装置本体側の制御部24が互いに対向して配置されている。また、本体制御部24は、本体側の伝達手段としての機能をも含むものとする。

## [0043]

本発明に使用されるメモリ22としては、通常の半導体による電子的なメモリが特に制限無く使用することができる。特に、メモリ22と読み出し/書き込みICの間のデータ通信を電磁波によって行う非接触メモリである場合、カートリッジ側伝達部23と装置本体側制御部24との間が非接触であっても良いためカートリッジCの装着状態による接触不良の可能性が無くなり、信頼性の高い制御を行うことができる。

#### [0044]

これら二つの制御部24及び伝達部23によってメモリ22内の情報の読み出し及び書き込みを行うための制御伝達手段が構成される。メモリ22の容量については、後述するカートリッジCの個体識別情報やカートリッジ特性値などの複数個の情報を記憶するのに十分な容量をもつものとする。

## [0045]

また、本実施例によれば、メモリ22には、カートリッジCが使用された量が 随時書き込み記憶されている。メモリ22内容の中のカートリッジ使用量は、画像形成装置によって判断できるなら特に制限はない。例えば、各ユニットの回転 時間、バイアス印加時間、トナー残量、印字枚数、感光体ドラム1に作像する画像ドット数、感光体ドラム1を露光する際のレーザ発光時間の積算値及び感光体ドラム1の感光層の膜厚、それぞれの使用量の重み付けを行って組み合わせた値などが挙げられる。

## [0046]

更に、カートリッジ出荷時に個々の特性に応じたカートリッジの特性値は、プロセス条件を可変するためのパラメータであり、工場出荷時に入れられるものでもよい。例えば、感光体ドラム1、トナーT、現像スリーブ5、帯電ローラ2の製造ロットや感光体ドラム1の感度に応じて決まった値、帯電バイアス印加時間と感光体ドラム駆動時間によって重み付けられた演算式の閾値と係数などが挙げられる。

#### [0047]

そして、メモリ22に格納されているこれら2つの情報の関係から、プロセス条件を制御する。これは、メモリ22内の情報をカートリッジ伝達部23と画像形成装置制御部24で、演算しその演算結果によって各プロセスユニットに信号を出し、高圧出力やプロセススピードやレーザ光量などを変化させるものである

## [0048]

次に、本実施例における画像形成プロセス条件制御について説明する。

## [0049]

本実施例では帯電手段として、帯電ローラ2を用いて帯電AC印加方式を使用

している。したがって、印加電圧として正負の電圧を交互にし、放電・逆放電を繰り返すため、この放電による、被帯電体である感光体1の表面の劣化が大きく、劣化した感光体表面部分がクリーニングブレード10などの当接部材との摩擦により削りとられてしまう。

## [0050]

このため、装置使用に伴って感光体ドラム1の感光層が徐々に薄くなり、限界膜厚に達した際には感光層としての機能が低下し、微小な帯電ムラを生じたり、また表面の電荷保持能力の減少にともなって帯電不良が発生する。したがって、画像形成装置及びプロセスカートリッジの寿命は感光層が限界膜厚に摩耗するまでの使用印字枚数で規定されてしまう。

## [0051]

また、放電量を過度に少なくした場合には画像上で砂地と呼ばれる黒い微小な 斑点が発生し、放電としては不安定になり易いことが分かっている。上記砂地と は、反転現像系で現像した出力画像において、帯電ローラ2の放電量が小さくそ のため感光体ドラム1の帯電が十分に行なわれなかった部分に生じる黒い斑点状 の画像のことである。このような砂地画像は帯電ローラ2に印加する振動電圧の ピーク間電圧が小さいと顕著に発生することが知られている。

#### [0052]

したがって、画像形成装置及びプロセスカートリッジの高画質性と長寿命化を両立させるには、感光体ドラム1の感光層の膜厚が潜像の鮮鋭度を保持できる膜厚の感光体を用い、過少放電による砂地を防止し、なおかつ、感光体劣化を低減させる適正な放電量を用いることが必要となる。

#### [0053]

また、帯電ローラ2のような接触帯電部材に対する印加電圧の制御方法に関しては、従来のように定電流制御などにより、帯電ローラ2から感光体ドラム1に流れる電流量を一定に制御する方法をとっている。

#### [0054]

そこで、以下に感光体削れ量と帯電総電流量の関係を調べた。

## [0055]

図3に、感光体削れ量 $\Delta$ d ( $\mu$ m/枚)と帯電総電流量 I t o t a l の関係を示す。これを見ると、帯電総電流量 I t o t a l が減少するにつれて感光体削れ量が減少していることが分かる。例えば、帯電総電流量が、 $1600\mu$ Aでは、感光体削れ量が 1枚あたり  $0.009\mu$  mであるのに対して、 $1400\mu$ Aにすることで、 $0.00055\mu$  mに軽減することができる。

## [0056]

## [0057]

次に、図4及び図5について、本実施例におけるメモリ制御構成を説明する。

## [0058]

図4に示すように、カートリッジC側には、メモリ22と伝達部23が配置されている。また、本体側には、本体制御部24が配置されており、本体制御部24は、制御部25、演算部26、感光体回転指示部27及び帯電バイアス印加時間検出部28などを有する。

## [0059]

図5にメモリ22内の情報を示した。メモリ22内には様々な情報が格納されているが、本実施例では少なくとも、画像形成時の帯電電流値情報:X、非画像形成時の帯電電流値情報:Yが格納されているものとする。

#### [0060]

また、これらメモリ情報は本体制御部24内の演算部26と常に送受信可能な 状態になっており、これら情報を元に演算され、制御部25によってデータの照 合が行われている。

## [0061]

次に、図6のフローチャートを用いて本実施例の画像形成装置の動作を説明する。

## [0062]

画像形成装置の動作が開始されると(START)、下記の各ステップ(S) 201~206の制御が行われる。



S201:画像形成装置本体の電源をONとする。

[0064]

S202:本体制御部24からメモリ22内に記憶された画像形成時の帯電電流値情報:X1、と非画像形成時の帯電電流値情報:Y1が読み出される。

[0065]

S203:制御部25から、プリント〇N信号が発信される。

S204:S202でメモリから読み出された電流値情報を基に、

S205:画像形成時の場合には、帯電電流値情報X、

S 2 0 6:非画像形成時の場合には、帯電電流値情報 Y に従った帯電電流値が各々のタイミングに印加される。

[0066]

このタイミングがいつかというのを、繰り返しフローされているかというと、 そうではなくて、メモリに指示された電流値を、画像形成時には電流値情報Xに よる電流値を、非画像形成時には電流値情報Yというように、制御部での指示が 予め行われている。

[0067]

制御部25から図4に示す帯電バイアス電源29に切り替えの信号が発信され、帯電電流値が変化する。

[0068]

これによって、制御動作が終了する(END)。

[0069]

帯電電流値のタイミングと量を、図7のシーケンスを示したタイミングチャートを基に説明する。

[0070]

まず、説明のための印加バイアスは、一次帯電のACとDC(-)、現像のACとDC(-)、現像のACとDC(-)、転写のDC(+)を用いる。また、タイミングチャートを5つの領域に分けて説明するが、大きくは画像形成領域(②、④)と非画像形成領域(①、③、⑤)に分かれる。ここでは、一次帯電のACを中心に説明するので、

図中②及び④の一次帯電ACのON時間タイミングより、その他の現像AC、更には転写DCが感光体ドラム表面に及ぼす順番で一次帯電ACよりプロセス工程上遅い分右側にONタイミングがずれている。但し、各々のON時間には画像形成に必要な時間ということでほとんど差はない。

#### [0071]

まず、画像形成領域について説明する。画像形成領域である②及び④については、画像不良を全く起こしてはならないことから、帯電不良が完全に起こらない本実施例でいうところの帯電電流値 I p は  $1600\mu$  A を印加している。このときの、その他のバイアスは、帯電A C と重畳させて、感光体ドラム電位を規定する帯電D C バイアスが -620 V、潜像が形成されたあとにトナーを感光体ドラム上に現像するためのバイアスとして、現像 A C 1600 V が周波数 2400 H z、現像 D C が -450 V 印加している。これは、画像情報としてレーザー露光によって、潜像が形成された明電位部(V d:-150 V)に現像 D C と明部電位のコントラスト 300 V程度に対してトナーが現像される。次に、記録媒体にこのトナー像を転写するために湯転写ローラへ転写バイアス D C が +1500 V 程度印加されて、感光体上のマイナスに帯電したトナー像を転写する。以上が通常の画像形成時のプロセスである。

#### [0072]

次に、非画像形成領域について説明する。非画像形成領域は①(前回転)と、③(紙間)と、⑤(後回転)を指し、この領域での帯電電流値Ip0は太線で示しており、1400μAと画像形成時の電流値より小さく設定している。つまり、図中Ip0で帯電ONしているが、電流値が画像形成時より小さいことで図中はONのレベルよりやや低い位置になっている。画像形成時の帯電電流値より上記までの説明で出力画像に影響を及ばさない非画像形成時は多少の帯電不良(砂地)が出ても構わないので、上記設定に抑えられている。但し、非画像形成時でも帯電ACを印加しているときに、重畳している帯電DC電位に感光体ドラム表面電位を収束させたいので、当然ながら帯電電圧としては少なくとも放電開始電圧の2倍のピーク間電圧を印加している。

## [0073]

次に、個々の領域について詳しく説明する。まず、①の前回転領域であるが、この領域は画像形成前の準備段階であり、当然ながら帯電電流値としては、画像形成時より小さい I p 0 : 1 4 0 0  $\mu$  A を印加している。この画像形成前の準備段階で帯電電流を印加する意味は、画像形成前に予め、帯電D C も同時に印加しておき、所定の感光体ドラム表面電位にスムースにもっていくためと、転写バイアス(+DC)が環境変動に対して適正なバイアスを印加できるように、感光体ドラム表面の暗電位(V d)に対して所定のバイアス(ここでは+1000V)を印加し、感光体に対して流れ込む電流によって、転写バイアスを調整しているが、この際に前記転写バイアス+1000Vに対して放電開始電圧を差し引いた約+500V程度の電位がドラム上にのってしまうので、この電位をマイナス側に戻し、スムースに画像形成に移行できるように帯電電流を印加するものである

## [0074]

その際には、スムースに画像形成状態に入れるようにドラム上電位を所定電位に揃えておくための工程なので、前述のように多少の帯電不良(砂地)は承知の上で必要最小限の帯電電流を印加することで、感光体ドラム摩耗を低減できる。因みに、現像DCバイアスが-450V印加されているが、これは感光体ドラム電位が-600V程度に帯電されているのに対して、無駄なトナーが不必要なところで現像されないように-600Vに対するコントラストを小さくするために-450Vの印加をしている。

#### [0075]

次は、③の非画像形成領域(紙間)であるが、ここでも、画像形成に不必要な部分の紙間の帯電ACバイアスを小さい1400μAに下げている。現像ACについては、同タイミングにOFFとなり、極力無駄な現像する力を弱めており、現像DCバイアスについては、前記と同様にON状態で帯電のDCで規定されている帯電DC-620Vに対して感光体ドラム上電位としての約-600Vとなっており、この-600Vに対してコントラストを現像しにくい設定のままにしている。この間の転写バイアスというと前記したVt0という規定のバイアス+1000Vが感光体ドラム電位約-600Vに対して印加され、更に、極紙先端

までもこの転写バイアスが印加されて、紙の状態(抵抗)も加味した適正転写バイアスに調整される。

#### [0076]

⑤の後回転領域は、画像形成後の感光体ドラム電位整え段階であり、最終的に感光体ドラム電位を 0 Vに落ち着かせて終わらせれば良く、多少の帯電不良(砂地)は O K であり、帯電電流値としては、やはり、画像形成時より小さい I p 0 : 1400 μ A が印加されている。この領域は画像形成が終われば順次各バイアスは O F F しているところである。現像の A C 及び D C、転写バイアスと全て順次 O F F されている。また、感光体ドラム電位を最終的に 0 V に収束させることから、帯電の D C バイアスは O F F とし、現像のバイアス A C 及び D C と合わせて、トナーが現像されない電位設定としている。

#### [0077]

更に、前記帯電のAC:Ip0については、転写バイアスによって、帯電した感光体ドラム上電位を0Vに持っていくために、転写バイアスがかかっていた感光体ドラム表面が帯電ローラ部分に至るまでは最低限Ip0を印加し続けて、電位を0Vに落ち着けさせなければならない。つまり、画像形成時以外にも、帯電電流は必要とされており、この部分で帯電を必要最小限に抑えることは感光体ドラム寿命upに非常に重要なポイントとなっている。

#### [0078]

また、感光体ドラム電位を暗部電位(-600V)に保ち、現像バイアスとのコントラストを現像しにくいコントラストに保ち、不必要なトナーの現像を防止する際の帯電バイアスとして必要最低限の帯電電流値を印加するのも感光体ドラム寿命 upには非常に重要なポイントである。

#### [0079]

以上のように、画像形成時から非画像形成時の帯電電流値切り替えを行うことによって、感光体ドラム1の寿命は印字枚数15000枚までだったものが18000枚になり、画質を保ったまま帯電ローラの個々の特性に応じた必要最低限の帯電電流値で帯電することを可能にし、感光体ドラム1の長寿命化を達成することが可能になった。

## [0800]

#### 〔実施例2〕

次に本発明の実施例2について説明する。本実施例2においては、画像形成装置及びプロセスカートリッジの構成は実施例1と同様なのでここでの説明は省略し、本実施例に係る本発明の特徴部のみ説明する。

## [0081]

実施例1では、メモリ22内の帯電手段の特性に応じた画像形成時の帯電電流情報と非画像形成時の帯電電流情報を画像形成装置に伝達し、帯電電流値条件を変更することによって、感光体ドラムの磨耗(削れ)を軽減してきた。そこで、本実施例では更なる感光体ドラム磨耗の軽減に向けた提案を行っていく。

#### [0082]

以下に砂地消失するときの帯電総電流量と印字枚数の関係を調べた結果を示す

#### [0083]

図8に示すように、印字枚数と砂地画像が消失するときの帯電総電流量 I t o t a l の関係は、Aの領域とBの領域で帯電総電流量 I t o t a l が変動していることが分かる。これらの変動、即ち、砂地発生は、帯電ローラ2と感光体の膜厚によって引き起こされると考えられる。

#### [0.084]

Aの領域は帯電ローラ起因が支配的であり、帯電ローラ2がトナーの外添剤、 反転トナー及び紙粉により汚染されて帯電能が変動し、電流量が減少する。

#### [0085]

Bの領域は感光体起因が支配的であり、プリント動作を繰り返すにつれ感光体の表面は少しずつ削られ、感光体ドラム表面の感光体層の膜厚が薄くなる。感光体膜厚が薄くなると、感光体のインピーダンスが減少し、帯電の際に感光体ドラムに印加される電圧が増大するので、放電が起こり易くなるため電流量が減少する。

#### [0086]

以上のことから、画像の品質を落とさず感光体の寿命を延ばすためには、ある

プリント枚数時の画像弊害が起こらない最小の帯電電流値を設定することが最良であり、そのためには、帯電ローラ2の状態及び感光体ドラム1の感光体層の膜厚の状態をそれぞれ考慮して帯電電流値を設定すれば更なる感光体ドラムの磨耗軽減に効果を出せる。

## [0087]

帯電ローラ2状態や感光体ドラム1の膜厚は、カートリッジに使用されている それぞれの部品の特性及び使用量に依存している。そこで、本実施例では、

- (1) プロセスカートリッジCにメモリ22を備え、帯電バイアス印加時間と感 光体ドラム1の駆動時間によって重み付けられた演算式によって計算された使用 量を得る。今後、「ドラム使用量データ」と呼ぶ。
- (2) 感光体ドラム1や帯電ローラ2の特性によって決定されるドラム使用量データの閾値と演算式の係数情報と、使用する度に積算されていく上記ドラム使用量自身をメモリ22に格納させる。
- (3) 画像形成装置本体100によって計測される帯電バイアス印加時間と感光体ドラム1の駆動時間と上記係数情報によってカートリッジ使用量を計算し、その値がメモリ22に記憶されている閾値に到達したとき帯電電流値を切り変えるという制御を行う。このことにより、画質を保ったまま必要最低限の帯電電流値で帯電することを可能にし、感光体ドラム1の長寿命化を達成する。

#### [0088]

図9及び図10について、本実施例におけるメモリ制御構成を説明する。

## [0089]

図9に示すように、カートリッジC側には、メモリ22と伝達部23が配置されている。また、本体側には、本体制御部24が配置されており、本体制御部24は、制御部25、演算部26、感光体回転指示部27及び帯電バイアス印加時間検出部28などを有する。

#### [0090]

図10にメモリ22内の情報を示す。メモリ22内には様々な情報が格納されているが、本実施例では少なくとも、ドラム使用量:D、画像形成時帯電電流値情報:X1、画像形成時帯電電流値情報:X2、非画像形成時帯電電流値情報:

Y1、非画像形成時帯電電流値情報:Y2、ドラム使用量演算式係数: $\phi$ 及びドラム使用量演算式閾値: $\alpha$ が格納されているものとする。閾値や係数は、感光体ドラム1の感度やドラム材料、製造時の膜厚及び帯電ローラ2の特性により変化するものであり、それぞれの特性に応じた値がカートリッジ製造時にメモリ22に書き込まれる。

## [0091]

また、これらメモリ情報は本体制御部24内の演算部26と常に送受信可能な 状態になっており、これら情報を元に演算され、制御部25によってデータの照 合が行われている。

## [0092]

次に、本実施例におけるドラム使用量データの算出法について説明する。

#### [0093]

感光体回転指示部 27 からの感光体回転時間データを積算したものBと、帯電バイアス印加時間検出部 28 からの帯電バイアス印加時間データを積算したものAと、予め決められた重み付け係数  $\phi$  を用いた換算式  $D=A+B\times\phi$  により演算部 26 でドラム使用量 D が演算され、この値は既にメモリ内に記憶されているドラム使用量 D に積算される形でプロセスカートリッジ C のメモリ 22 に記憶される。

#### [0094]

ドラム使用量データの演算は、感光体ドラム1の駆動が停止した際に随時行われるものとする。

#### [0095]

次に、図11のフローチャートを用いて本実施例の画像形成装置の動作を説明 する。

## [0096]

画像形成装置の動作が開始されると (START) 、下記の各ステップ (S) 101~111が行われる。

#### [0097]

S101:画像形成装置本体の電源をONとする。

[0098]

S102:本体制御部24からメモリ22内に記憶されたドラム使用量:D、ドラム演算式閾値:α、画像形成時の帯電電流値情報:X1、X2と非画像形成時の帯電電流値情報:Y1、Y2が読み出される。

[0099]

S103:ドラム使用量Dと閾値 αの大小関係を確認する。

[0100]

ドラム使用量Dが閾値  $\alpha$  より大きい場合、「YES」となり、S104-2へ進む。ドラム使用量Dが閾値  $\alpha$  より小さい場合、「NO」となり、S104-1へ進む。

[0101]

S104-1:この場合は、ドラム使用量Dが閾値 $\alpha$ より小さいので、初期からの帯電電流値である、画像形成時はX1、非画像形成時はY1の電流値情報が使用される。

[0102]

S104-2:この場合、ドラム使用量Dが閾値  $\alpha$  より大きいので、既に帯電電流値は切り替えられた後の電流量である、画像形成時はX2、非画像形成時はY2 を電流値情報が使用される。

[0103]

S104-1も、S104-2も共に動作上は、S105へ進み、制御部25から、プリントON信号が発信される。

[0104]

S106:感光体回転時間検出部27が、感光体回転時間のカウントを開始する。

[0105]

S107:帯電バイアス印加時間検出部28が、帯電バイアス印加時間のカウントを開始する。

[0106]

S108:制御部25が、メモリ22からドラム使用量Dと、ドラム使用量デ

ータの演算式の係数  $\phi$  を読み出す。S106とS107で各々積算された感光体回転時間と帯電バイアス印加S109:演算部26が、既にメモリに記憶されていたドラム使用量と、S106とS107で各々積算された感光体回転時間と帯電バイアス印加時間を係数  $\phi$  で重み付けした状態で和をとり、使用量データを算出する。

## [0107]

S110:制御部25が、演算されたドラム使用量データがメモリ22に記憶されている閾値  $\alpha$  に達したかを判断する。「YES」と判断された場合、S111に進み、「NO」と判断された場合、S105に戻り繰り返す。

## [0108]

S111:制御部 25 から図 9 に示した帯電バイアス電源 29 に切り替えの信号が発信され、帯電電流値が変化する。本実施例においては、閾値  $\alpha$  に達したとき画像形成時の帯電電流値 X1 ( $1600\mu$  A)が X2 ( $1450\mu$  A)に切り替わり、非画像形成時の帯電電流値 Y1 ( $1400\mu$  A)は Y2 〔 $1400\mu$  A〕のままとした。

# [0109]

ここでは、画像形成時の帯電電流値は画像形成時に画像不良を決して起こしてはならないことと、感光体ドラムの磨耗を極力軽減することの両立をはかるため、必要最低限の多数の電流値に対応したコードを選択肢として持っているが、非画像形成時は少々帯電不良が発生してもかまわない非画像形成部なので、帯電電流値としてラフな設定値を使えることの利点を生かすために、メモリ内の容量削減を重視して、他の情報も乗せられるように少ない情報量から選択された結果である。

## [0110]

当然ながら、非画像形成時の帯電電流値も耐久に応じて切り替われた方が磨耗 は低減できるので、少ない情報量から、耐久に応じて電流値が少なくなる方向で 少々の帯電不良レベルの電流値に対応したコードが選択できる帯電手段の特性に あたったときには磨耗に対して更なる効果が発揮できる。

## [0111]

これによって、制御動作が終了する(END)。

## [0112]

以上、上記のフローチャート及び図12の実線に示すような電流値制御を行うことによって、感光体ドラム1の寿命は印字枚数15000枚までだったものが2000枚になり、画質を保ったまま必要最低限の帯電電流値で帯電することを可能にし、感光体ドラム1の長寿命化を達成することが可能になった。

## [0113]

本実施例においては、電流値切り替えは一度しか行わなかったが、個々の特性に応じて複数段階でもよく、また、電流値も個々のカートリッジ状態によって上がっても下がってもよい。ドラム使用量データ閾値は、一つしか持たなかったが、これも複数持っても良い。

## [0114]

ドラム使用量データ閾値を複数持つ場合のメモリ22内の情報はドラム使用量演算式閾値については、電流値切り替えの数だけ: $\alpha$ 1、 $\alpha$ 2・・・・・・・・・・  $\alpha$ n は格納されているものとする。また、画像形成時の帯電電流値Xも、非画像形成時の帯電電流値Yも、閾値 $\alpha$ より1つ多い数だけ記憶されていることになる。これらは本体制御部24内の演算部26と常に送受信可能な状態になっており、これら情報を元に演算され制御部25によってデータの照合が行われている。

# [0115]

なお、複数回切り替えを行う際のフローチャートは、ドラム使用量 D が閾値  $\alpha$  1 より大きいかを調べ、大きければ 2 回目の帯電電流値切り替えが行われ、大きくなければ S 1 0 5 に戻り繰り返し動作が行われる。このように、閾値  $\alpha$  n の回数分だけ太枠でくくった演算処理部が繰り返される。最終段階の電流値切り替えが、予め制御部 2 5 に記憶されているバイアステーブルの制御部 2 5 から図 9 に示す帯電電流バイアス電源 2 9 に切り替えの信号が発信され、帯電電流値が変化する。

#### [0116]

これによって、制御動作を終了する(END)。

## [0117]

以上のように、画像形成時と非画像形成時の帯電電流値切り換えのみならず、 プロセスカートリッジの使用状況(ドラム使用量)に応じて、必要最低限の適正 な帯電電流値に切り換えることで、良好な画像を保ちつつ、感光体ドラムの寿命 、つまりは、プロセスカートリッジの寿命を長くすることができた。

## [0118]

すなわち、本発明では、メモリ媒体を用いてメモリ内に記憶された帯電手段の個々の特性に応じた帯電電流値に関する情報をメモリ媒体に持たせることによって、安定した画質を提供しつつ感光体ドラム寿命を容易に延命させることのできるプロセスカートリッジ、プロセスカートリッジが着脱自在とされる画像形成装置及び画像形成システムを提供することができる。

## [0119]

また、プロセスカートリッジに装着され、帯電電流値の情報を記憶して、画像 形成装置本体へと記憶内容を伝達するプロセスカートリッジ用メモリ媒体を提供 することができる。

## [0120]

以上、本発明の実施例について説明したが、上述のように、本発明は、次のように構成することができる。

#### [0121]

(1)電子写真用の感光体と該感光体の表面を帯電する帯電手段とが一体的にユニット化され、メモリ媒体の記憶内容を読み書きする手段と該メモリ媒体の記憶情報に基づいて帯電条件を変更する制御手段とを有した画像形成装置本体に着脱可能なプロセスカートリッジに装着され、前記プロセスカートリッジに関わる情報を記憶してその記憶内容を前記画像形成装置本体に伝達するプロセスカートリッジ用メモリ媒体であって、

前記感光体の表面を帯電する前記帯電手段の特性に応じた帯電電流値情報が記憶する二つの領域を有し、

第一の領域には画像形成時の帯電電流値に応じた情報が記憶され、

第二の領域には前記画像形成時以外の非画像形成時の帯電電流値に応じた情報が

記憶されていることを特徴とするプロセスカートリッジ用メモリ媒体。

#### [0122]

(2) 前記第一の領域及び第二の領域には、帯電電流値に対応するコード情報が書き込まれ、かつ、第二の領域のコード情報の容量は前記第一の領域のコード情報の容量より少ないことを特徴とする(1)に記載のプロセスカートリッジ用メモリ媒体。

## [0123]

(3)前記第一の領域の情報に対応する帯電電流値及び前記第二の領域の情報に対応する帯電電流値は、放電開始電圧の2倍以上のピーク間電圧Vppが印加される電流値であり、前記帯電電流値の関係は、前記第二の帯電電流値が前記第一の帯電電流値より小さいことを特徴とする(1)に記載のプロセスカートリッジ用メモリ媒体。

## [0124]

(4)電子写真用の感光体と該感光体を帯電する帯電手段とを一体的にユニット化して、メモリ媒体の記憶内容を読み書きする手段と該メモリ媒体の記憶情報に基づいて帯電条件を変更する制御手段とを有した画像形成装置本体に着脱可能なメモリ媒体を備えたプロセスカートリッジであって、

前記メモリ媒体の記憶内容を前記画像形成装置本体に伝達するための伝達手段を 備え、

前記メモリ媒体は、前記感光体の表面を帯電する前記帯電手段の特性に応じた帯 電電流値情報が記憶する二つの領域を有し、

第一の領域には、画像形成時の帯電電流値に応じた情報が記憶され、

第二の領域には、前記画像形成時以外の非画像形成時の帯電電流値に応じた情報 が記憶されていることを特徴とするプロセスカートリッジ。

#### [0125]

(5)前記メモリ媒体の第一の領域及び第二の領域には、帯電電流値に対応するコード情報が書き込まれ、かつ、第二の領域のコード情報の容量は第一の領域のコード情報の容量より少ないことを特徴とする(4)に記載のプロセスカートリッジ。

## [0126]

(6) 前記メモリ媒体の第一の領域の情報に対応する帯電電流値及び第二の領域の情報に対応する帯電電流値は、放電開始電圧の2倍以上のピーク間電圧Vppが印加される電流値であり、前記帯電電流値の関係は、前記第二の帯電電流値が前記第一の帯電電流値より小さいことを特徴とする(4)に記載のプロセスカートリッジ。

#### [0127]

(7)電子写真用の感光体と該感光体を帯電する帯電手段を一体的にユニット 化したプロセスカートリッジが着脱可能で、記録媒体に画像を形成する電子写真 方式の画像形成装置であって、

前記プロセスカートリッジは、少なくとも前記感光体の表面を帯電する前記帯電手段の特性に応じた帯電電流値情報を記憶する二つの領域を有したメモリ媒体を備え、

前記メモリ媒体の第一の領域には、画像形成時の帯電電流値に応じた情報が記憶され、第二の領域には、前記画像形成時以外の非画像形成時の帯電電流値に応じた情報が記憶され、

前記メモリ媒体の記憶内容を前記画像形成装置本体に伝達するためのカートリッジ伝達手段を有した前記プロセスカートリッジを取り外し可能に装着するための装着手段と、前記プロセスカートリッジが装着された際に該プロセスカートリッジの有する前記カートリッジ伝達手段を通じてメモリ媒体の記憶内容を通信する装置本体伝達手段と、前記装置本体伝達手段が受けた情報に基づいて前記帯電条件を変更する制御手段とを有することを特徴とする画像形成装置。

#### [0128]

(8) 前記メモリ媒体の第一の領域及び第二の領域には、帯電電流値に対応するコード情報が書き込まれ、かつ、第二の領域のコード情報の容量は第一の領域のコード情報の容量より少ないことを特徴とする(7)に記載の画像形成装置。

## [0129]

(9) 前記メモリ媒体の第一の領域の情報に対応する帯電電流値及び前記第二の領域の情報に対応する帯電電流値は、放電開始電圧の2倍以上のピーク間電圧

Vppが印加される電流値であり、前記帯電電流値の関係は、前記第二の帯電電流値が前記第一の帯電電流値より小さいことを特徴とする (7) に記載の画像形成装置。

## [0130]

(10)電子写真方式の画像形成装置の本体に着脱可能なプロセスカートリッジを用いて、記録媒体に画像を形成する画像形成システムであって、

前記プロセスカートリッジは、電子写真用の感光体と該感光体を帯電する帯電手段とを一体的にユニット化し、少なくとも前記感光体の表面を帯電する前記帯電手段の特性に応じた帯電電流値情報を記憶する二つの領域を有したメモリ媒体を備え、

前記メモリ媒体の第一の領域には、画像形成時の帯電電流値に応じた情報が記憶され、第二の領域には、前記画像形成時以外の非画像形成時の帯電電流値に応じた情報が記憶され、

前記メモリ媒体の記憶内容を前記画像形成装置本体に伝達するためのカートリッジ伝達手段を有したプロセスカートリッジと、前記プロセスカートリッジが前記画像形成装置本体に装着された際に該プロセスカートリッジの有する前記カートリッジ伝達手段を通じて前記メモリ媒体の記憶内容を通信する装置本体伝達手段と、前記装置本体伝達手段が受けた情報に基づいて帯電条件を変更する制御手段とを有することを特徴とする画像形成システム。

#### [0131]

(11)前記メモリ媒体の第一の領域及び第二の領域には、帯電電流値に対応するコード情報が書き込まれ、かつ、第二の領域のコード情報の容量は第一の領域のコード情報の容量より少ないことを特徴とする(10)に記載の画像形成システム。

#### [0132]

(12) 前記メモリ媒体の第一の領域の情報に対応する帯電電流値及び前記第二の領域の情報に対応する帯電電流値は、放電開始電圧の2倍以上のピーク間電圧Vppが印加される電流値であり、前記帯電電流値の関係は、前記第二の帯電電流値が前記第一の帯電電流値より小さいことを特徴とする(10)に記載の画

像形成システム。

### [0133]

## 【発明の効果】

以上説明したように、本発明によれば、プロセスカートリッジに設けられたメモリ媒体の記憶情報に基づいて画像形成時及び非画像形成時の帯電電流量を変更する制御手段を有しているので、

メモリ内の個々のカートリッジ毎の特性、つまりは、帯電手段毎の特性に応じて画像形成時及び非画像形成時の帯電電流量を各々で必要最低限に押さえて設定できるため、常に良好な画像は供給されつつ、感光体ドラムの磨耗(削れ)を押さえられ、同じ材料及び膜厚を使用した場合においては、寿命の延命が計れる。つまり、同じ仕様(寿命)を満足するのに、本発明において、感光体ドラム膜厚を従来より薄くできることから、コストダウンが計れるとともに、シャープな潜像形成による更なる良好な画像が提供できる。また、画像形成時とは異なり、非画像形成時の帯電電流値を少ない選択技から、つまりは、メモリ媒体での領域の必要容量を小さく押さえられていることから、限りある容量内で他の情報を記憶させることができるので、更に幅広い他の制御が行える。

#### 【図面の簡単な説明】

る。

- 【図1】 本発明の実施例1のプロセスカートリッジの断面図である。
- 【図2】 実施例1の画像形成装置の断面図である。
- 【図3】 実施例1の帯電総電流量と感光体削れ量の関係を示す図である。
- 【図4】 実施例1の本体制御部情報とメモリを示すブロック図である。
- 【図5】 実施例1の本体制御部とメモリ情報を示すブロック図である。
- 【図6】 実施例1の動作を示すフローチャートである。
- 【図7】 実施例1のシーケンスを示すタイミングチャートである。
- 【図8】 本発明の実施例2の印字枚数と帯電総電流量の関係を示す図であ
  - 【図9】 実施例2の本体制御部情報とメモリを示すブロック図である。
  - 【図10】 実施例2の本体制御部とメモリ情報を示すブロック図である。
  - 【図11】 実施例2の動作を示すフローチャート図である。

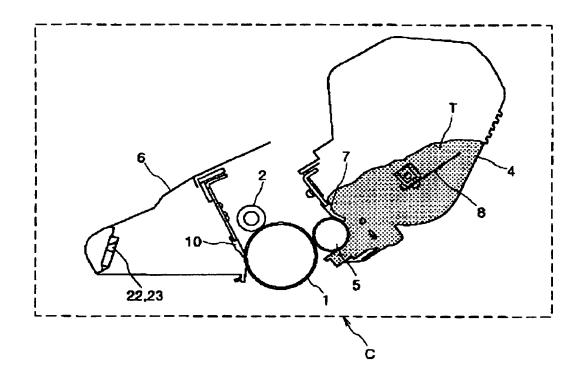
# 【図12】 実施例2のドラム使用量データと帯電総電流量の関係を示す図である。

## 【符号の説明】

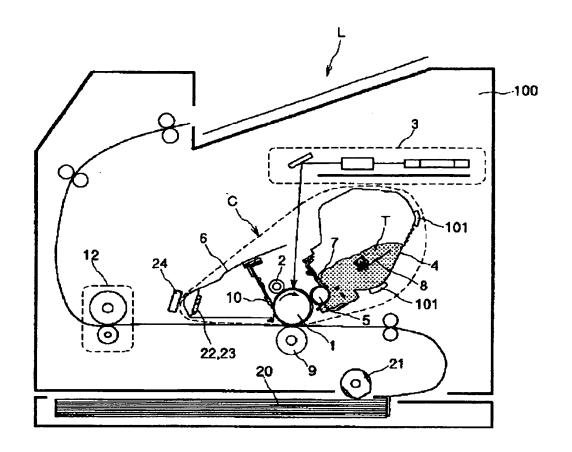
- C カートリッジ
- L レーザービームプリンタ
- 1 感光体ドラム
- 2 接触帯電ローラ
- 3 レーザーユニット
- 4 トナー容器
- 5 現像スリーブ
- 6 廃トナー容器
- 7 現像ブレード
- 8 攪拌手段
- 9 転写ローラ
- 10 クリーニングブレード
- 12 定着ユニット
- 13 本体メモリ
- 14 本体伝達部
- 22、62 メモリ
- 23、63 カートリッジ側伝達部
- 24、64 本体制御部
- 25、65 制御部
- 26、66 演算部
- 27、67 感光体回転指示部
- 28、68 帯電バイアス印加時間検出部
- 29 帯電電流バイアス電源

【書類名】 図面

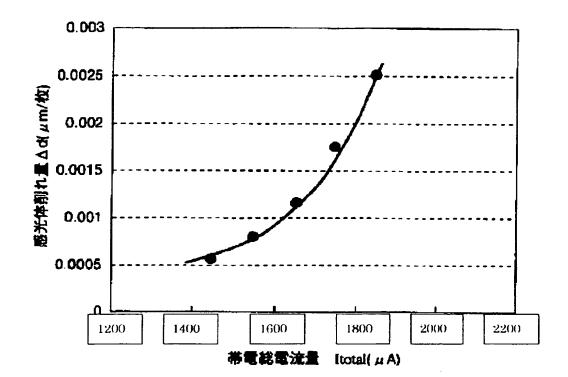
【図1】



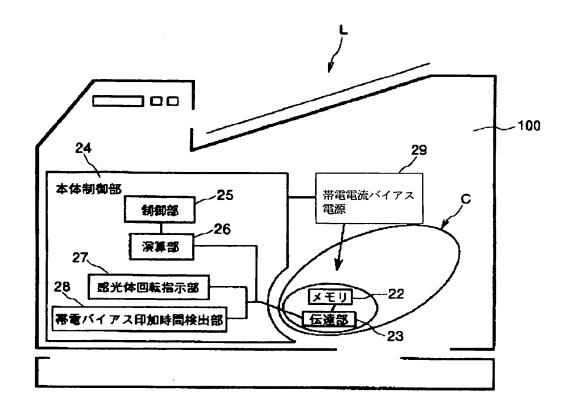
【図2】



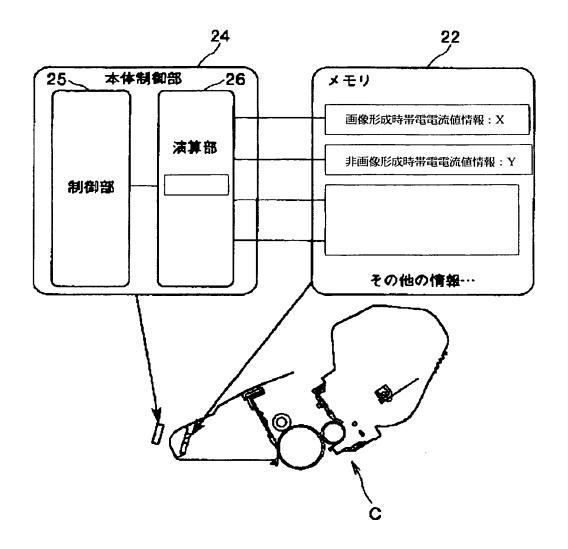
【図3】



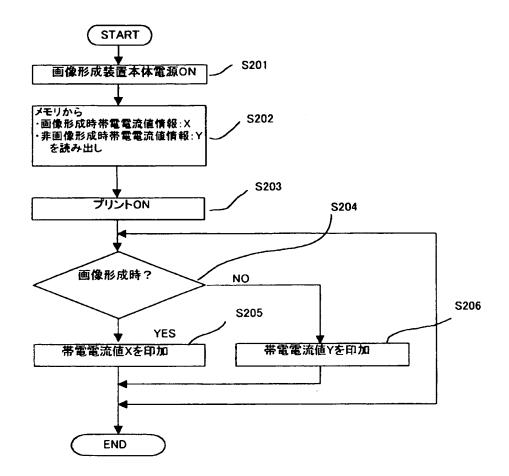
【図4】



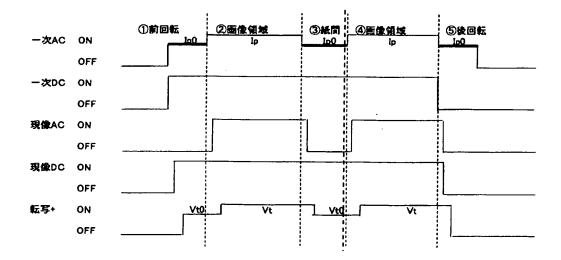
【図5】



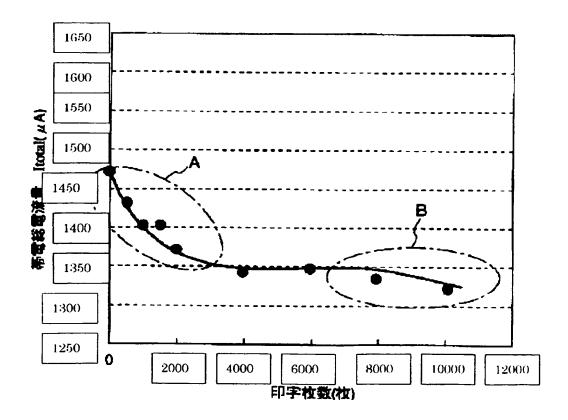
# 【図6】



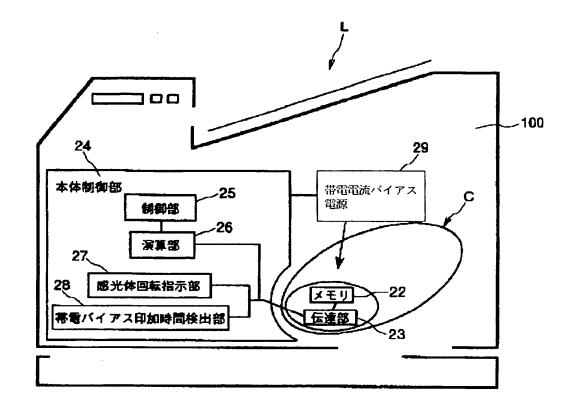
【図7】



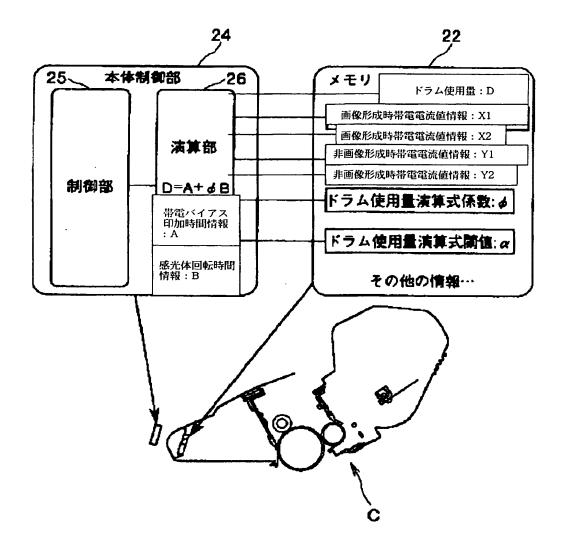
# 【図8】



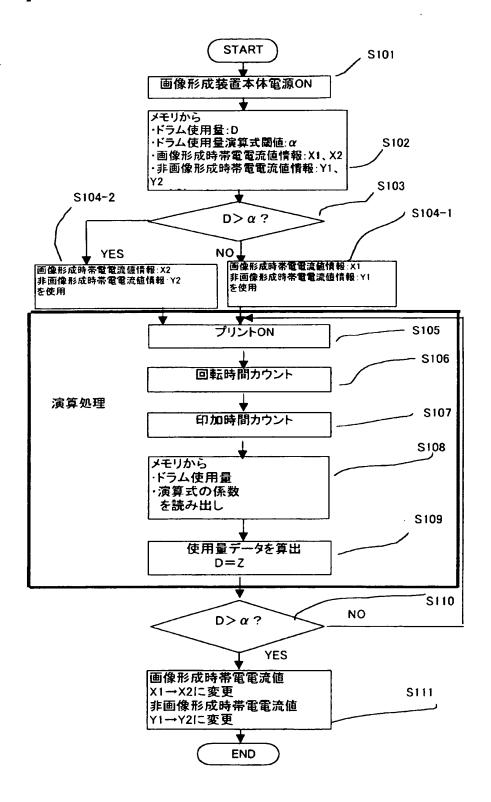
【図9】



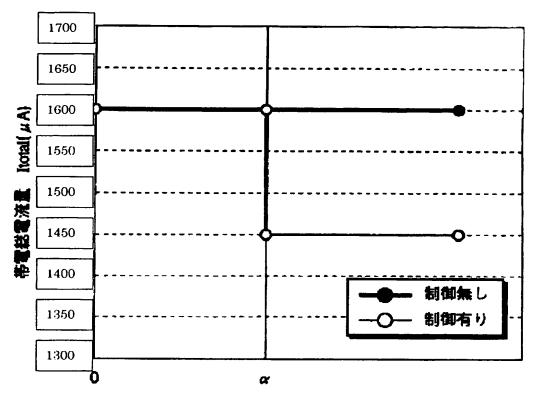
【図10】



## 図11]



【図12】



感光体ドラム使用量データ



【書類名】 要約書

### 【要約】

【課題】 安定した画質を提供しつつ感光体ドラム寿命を容易に延命させること のできるプロセスカートリッジ、プロセスカートリッジが着脱自在とされる画像 形成装置を提供する。

【解決手段】 電子写真用の感光体ドラム1と該感光体ドラム1を帯電する接触 帯電ローラ2を一体的にユニット化したカートリッジCが着脱可能で、記録媒体 に画像を形成する電子写真方式の画像形成装置において、カートリッジCは、少なくとも感光体ドラム1の表面を帯電する帯電ローラ2の特性に応じた帯電電流 値情報を記憶する二つの領域を有したメモリ22を備え、このメモリ22の第一の領域には、画像形成時の帯電電流値に応じた情報を記憶し、第二の領域には、画像形成時以外の非画像形成時の帯電電流値に応じた情報を記憶する。

【選択図】 図1

## 特願2002-325796

## 出願人履歴情報

# 識別番号

[000001007]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住 所

東京都大田区下丸子3丁目30番2号

氏 名 キヤノン株式会社